



逻辑仪+测试器+烧录器

PLD,CPLD,FPGA模拟实习板(器)

详细产品规格 - 请点击 cn.100y.com.tw



特点:

- 模组化设计.
- 使用者可自行选购学习ALTERA 或XILINX.
- 昂贵的晶片板可重复使用.
- 不需焊接QFP 包装阿良节省工时.
- FPT-1 实验板硬件规格.

适用学习范围:

- 基础逻辑
- 数位电路设计
- 数位系统设计
- 微算原理
- CPLD/FPGA 晶片设计

| 100Y 编号 | 厂商编号 | 制造厂商 | 说明 |
|---------|----------------|------|-----------------|
| 16113 | 1K-FPT1-Xilinx | LEAP | CPLD/FPGA 数位实验板 |



系统结构说明:

- CPLD (8K/10K) 下载版 (84/411Pin), I/O 100 组以上
- I/O 实验板
- MAX+PLUSII V8.0 或 V9.23 开发软体
- 下载程式管理及线上 (ISP) 烧录软体
- 开发操作手册

| 100Y 编号 | 厂商编号 | 说明 |
|---------|--------------|------------------------------------|
| 13015 | 2CPLD/FPGA8K | CPLD/FPGA 实验器/8K 84PIN CIC-310(8K) |



CABLE 公25-25母 100CM (FPT-3用之传输线)

| 100Y 编号 | 厂商编号 | 说明 |
|---------|------------------------|-------------------------------------|
| 50405 | CABLE-M25/F25-100CM-CE | CABLE 公 25-25 母 100CM (FPT-3 用之传输线) |



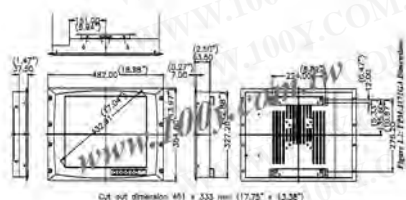
FPGA3128B30

OPEN FPGA 3.0 学习套件包含专为初学者所设计的硬体模拟板,简单的架构与完善的功能,配合24小时全天候的线上学习环境,不再有一般市售实验板复杂且无从下手的困扰.

CPLD学习实验板

FPGA3128B30

| 100Y 编号 | 厂商编号 | 说明 |
|---------|-------------|------------------------|
| 35866 | CPLD 学习实验板 | CPLD 学习实验板 |
| 23694 | FPGA3128B30 | FPGA 3.0 IC 设计学习套件(含书) |



FPM CPLD/FPGA数位实验板ALTERA

| 100Y 编号 | 厂商编号 | 制造厂商 | 说明 |
|---------|------------|-----------|----------------------------|
| 40804 | FPM-3171GA | ADVANTECH | FPM CPLD/FPGA 数位实验板 ALTERA |



特色:

- 模组化设计
- 使用者可选购两大族系之一
- 昂贵的晶片板可重复使用
- 不需焊接QFP 包装可节省工时

| 100Y 编号 | 厂商编号 | 制造厂商 | 说明 |
|---------|-------|------|-----------|
| 12353 | FPT-2 | LEAP | 逻辑电路设计万用板 |



系统规格:

- 支援Altera CPLD 的MAX7005 系列元件
 1. EPM7064/32SLC44-10 (选购)
 2. EEPROM 架构的PLD
 3. 5V 工作电压
 4. 可支援1250 个逻辑门, 64个LCs.
 5. 可使用32个I/O.
- 系统时脉: 1.8432MHZ
- ISP 烧录界面

| 100Y 编号 | 厂商编号 | 制造厂商 | 说明 |
|---------|-------|------|--|
| 17707 | FPT-3 | LEAP | CPLD/FPGA 简易逻辑电路设计板(FPT-3 + EPM7064 PLCC44 IC) |

